

# Diseño y desarrollo de una caja trampa que incorpore electrónica para autonomía operativa y energética, sensores y telecomunicación inalámbrica, para la generación de una base de imágenes de insectos

(INIC01-278)

**Institución Proponente:** Facultad Politécnica - Universidad Nacional de Asunción

**Sitio web:** www.pol.una.py

## Objetivo General del Proyecto

Obtener una base de datos de imágenes del *Triatoma infestans* y otros insectos nativos del chaco central paraguayo, mediante el diseño y desarrollo de una caja trampa tecnológica y autónoma, que incorpore sensores, computadora embebida, almacenamiento de datos, panel solar, baterías y sistema de telecomunicación inalámbrica

## Resultados Esperados

1. Diseño computacional acabado con detalles tridimensionales de la caja trampa, incluyendo los componentes electrónicos internos y externos
2. Caja trampa construída y ensamblada
3. Caja trampa detectora de insectos funcional en laboratorio con autonomía operativa y energética
4. Caja trampa detectora de insectos instalada en el chaco paraguay
5. Base de datos de imágenes del *Triatoma infestans* y otros insectos generados automáticamente mediante la caja trampa
6. Publicación de los resultados en congreso y revistas científicas o artículo sometido a revista

Monto Financiado por Conacyt (G)	Monto Contrapartida (G)	Monto Total (G)	Monto Transferido (G)	Rendicion Presenta (Monto Conacyt) (G)
90.000.000	0	90.000.000	72.000.000	

**Estado del Proyecto:** En ejecución

**Modalidad :** Proyectos de Investigación de Iniciación de investigadores

**Tipo de Organización:** Pública

## Objetivos Socioeconómicos

**Nabs:** 7.2|7.2. ABARCA DESDE MEDICINA PREVENTIVA, INCLUYENDO TODOS LOS ASPECTOS DE TRATAMIENTOS MÉDICOS Y QUIRÚRGICOS, TANTO PARA INDIVIDUOS COMO PARA GRUPOS, Y LAS PROVISIONES DE HOSPITALES Y CUIDADO DOMICILIARIO, MEDICINA SOCIAL E INVESTIGACIÓN PEDIÁTRICA Y GERIÁTRICA|Prevención, vigilancia y control de enfermedades

transmisibles y no transmisibles

**UNESCO:** 3307|3307. TECNOLOGIA ELECTRONICA |Tecnología electrónica

**OCDE:** 2.2|2.2. INGENIERÍA ELÉCTRICA, ELECTRÓNICA [INGENIERÍA ELÉCTRICA, ELECTRÓNICA, INGENIERÍA Y SISTEMAS DE COMUNICACIÓN, INGENIERÍA INFORMÁTICA (SÓLO EQUIPOS) Y OTRAS DISCIPLINAS AFINES]|Ingeniería Eléctrica, Electrónica e Informática

**ISIC:**

## Contratos/ Adendas

#	Descripción	Firma	Inicio	Fin ejecución	Fin vigencia
1	Contrato Público FP N° 2024-C1-IN IC01-278	06/02/2024	06/02/2024	06/02/2026	07/05/2026

## Miembros de equipo

#	Nombres	Rol	Resumen de Formacion
1	Laura Leticia Ruiz Diaz Fariña	Director del proyecto	Diplomada en contrataciones públicas y Licenciada en Administración por la Facultad de Ciencias Económicas de la Universidad Nacional de Asunción
2	Horacio Andrés Legal Ayala	Investigador tutor	Doctor en Informática Aplicada por la Pontificia Universidad Católica do Paraná, Brasil. Máster en Ingeniería Eléctrica e Informática Industrial por el Centro Federal de Educación Tecnológica de Paraná, Brasil. Docente investigador, Tutor de tesis, docente fundador y Coordinador Académico

#	Nombres	Rol	Resumen de Formacion
			del Postgrado (Maestría y Doctorado) en Ciencias de la Computación y líder del Grupo en el área de Procesamiento Digital de Imágenes de la FP-UNA. Tutor de alumnos de pregrado y postgrado (Especialización, Maestría y Doctorado). Es responsable por la introducción en el país, de forma sistemática, de la asignatura de Procesamiento Digital de Imágenes a nivel de estudios de Postgrado.
3	Federico Augusto Gaona Verón	Investigadores en formación	Doctorando en Ciencias de la Computación en el área de Procesamiento de imágenes. Máster en Ingeniería en Electrónica con énfasis en Tecnología de la Información e Ingeniero en Electrónica con énfasis en Mecatrónica por la Facultad Politécnica de la Universidad Nacional de Asunción